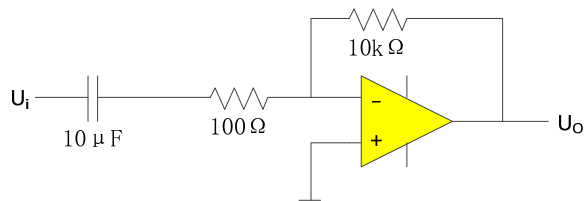


单片机设计与开发项目客观试题（30 分）

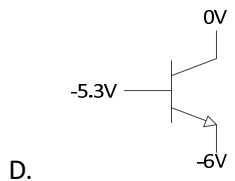
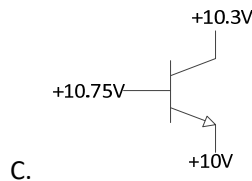
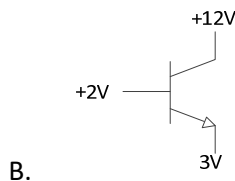
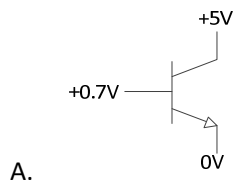
一. 填空题（以下试题中有且仅有唯一正确答案）

- (1) IAP15F2K61S2 单片机具有_____个串口，单片机内部_____个外设可作为串口 1 波特率发生器。（请填写阿拉伯数字）
- (2) 由理想运算放大器构成的小信号交流放大电路如下图所示，频带内的电压放大倍数为_____，下限频率 f_L 为_____Hz。（请填写阿拉伯数字，电压放大倍数、截止频率均取整数部分）



二. 选择题（以下试题中可能有一项或多项正确答案）

- (1) 单片机内部，反映程序运行状态或运算结果的特征寄存器是（ ）
- A. PC B. PSW
- C. SP D. A
- (2) 以下哪个选项不是 C51 的基本数据类型（ ）
- A. char B. int
- C. void D. double
- (3) 测得某些电路中三极管的各极电压如下图所示，哪些三极管处于放大状态（ ）



- (4) 同步时序电路和异步时序电路比较，其差异在于后者（ ）
- A. 没有触发器 B. 没有统一的时钟控制脉冲

- C. 没有稳定状态 D. 输出只与内部状态有关
- (5) C51 中一般指针变量需要占据几个字节的存储空间 ()
- A. 1 B. 2
- C. 3 D. 4
- (6) 以下表达式中符合逻辑运算法则的是 ()
- A. $C \cdot C = C^2$ B. $1 + 1 = 10$
- C. $0 < 1$ D. $C + 1 = 1$
- (7) 以下关于单片机的说法中错误的是 ()
- A. 堆栈是单片机内部的一个特殊区域，与 RAM 无关。
- B. 汇编语言指令是指能够被单片机直接执行的指令。
- C. 单片机的总线宽度决定了单片机的寻址能力。
- D. 单片机对内部 RAM 和外部 RAM 的读写速度是不同的。
- (8) 两个电压放大倍数相同 (电路相同，且采用同一种晶体管) 的电路 A 和 B，对同一个信号源的电压进行放大，在负载开路的条件下，测得 A 电路的输出电压较小，不考虑仪表的测量误差，这说明 A 电路 ()
- A. 输入电阻大 B. 输出电阻大
- C. 输入电阻小 D. 输出电阻小